



ТД «ЭСКО»
Точные измерения
— наша профессия!

ТЕЛЕФОН В МОСКВЕ

7 (495) 258-80-82

БЕСПЛАТНЫЙ ЗВОНОК

В МОСКВЕ И МОСКОВСКОЙ ОБЛАСТИ

ЦЕНТРАЛЬНЫЙ ОФИС В МОСКВЕ

УЛ. ГИЛЯРОВСКОГО, ДОМ 51

РАБОТАЕМ В БУДНИ С 9 ДО 18

ZAKAZ@ESKOMP.RU

Модуль логических сигналов DG-POD-A

Артикул: DG-POD-A



Описание Модуль логических сигналов DG-POD-A

Модуль логических сигналов DG-POD-A имеет 16 цифровых каналов, 2 тактовых. Предназначен для формирования логических сигналов по протоколам RS-232, I2C, SPI, PO и пользовательскому протоколу. Предназначен для генераторов Rigol серий DG2000, DG3000, DG5000.

Характеристики Модуль логических сигналов DG-POD-A

	RIGOL DG-POD-A
Диапазон напряжений (цифровые каналы)	1,4...4,2 В (типичное или пользовательское) (кроме RS-232)
Режимы запуска	авто, запуск по пачке импульсов
Код шаблона	все "0", все "1", "01", псевдослучайный код, пользовательские данные
Общая емкость	256 кБ редактирование в режиме on-line, 2 Мб выход (UltraWave)
	PO
Диапазон напряжений	1,4...9,4 В
CLK	C0,C1
Фаза синхросигнала	0°, 90°, 180°, 270°
Линия данных	D0...D15
Скорость передачи	1b ps...100 Mbps
Выходной диапазон данных	1 Byte...128 kBytes
Маска	нет, D0...D15
Третье состояние	нет, D0...D15
	IIC
Диапазон напряжений	1,4...9,4 В
Последовательность битов	MSB
CLK	D0...D15
Линия данных	D0...D15
Скорость передачи	1 bps...15 Mbps
Выходной диапазон данных	1 Byte...10 kBytes
Дополнительный выходной адрес	нет, 7 bits адрес
Операции	запись, чтение
	SPI
Диапазон напряжений	1,4...9,4 В
Последовательность битов	MSB
CLK	D0...D15
Линия данных (SDA)	D0...D15
TFS	D0...D15
CS	D0...D15
Скорость передачи	1 bps...60 Mbps
Выходной диапазон данных	1 byte...40 kbytes
SPI тип	SPI2, SPI3
Полярность синхросигнала	0,1

Фаза синхросигнала	0,1
CS уровень	высокий уровень, низкий уровень
#Данные	1...3 Bytes
TFS	FS_H, FS_L, LD_H, LD_L или NONE
	RS-232
Диапазон напряжений	2.0 В...4.5 В, -4.5 В...2.0 В
Последовательность битов	LSB
Линия данных (TX)	D0...D15
Скорость передачи	1 Bps...60 MBps
Выходной диапазон данных	1 Byte...35 kBytes
#Данные	5...8 bits
Режим проверки	нет, четные, нечетные, фикс. 0 и фикс.1.
#Стоповый бит	1 бит, 1.5 бита и 2 бита